19 日本国特許庁(JP)

⑪特許出願公開

# ® 公開特許公報(A) 平3-294923

⑤Int. Cl. 5

識別記号

庁内整理番号

❸公開 平成3年(1991)12月26日

G 06 F 9/06

9/06 13/00

4 1 0 D 3 0 5 J 7927-5B 7368-5B

審査請求 未請求 請求項の数 1 (全4頁)

60発明の名称

情報処理装置

②特 願 平2-96915

②出 願 平2(1990)4月12日

@発明者 林

永 忠

長野県諏訪市大和3丁目3番5号 セイコーエプソン株式

会社内

勿出 願 人 セイコーエブソン株式

東京都新宿区西新宿2丁目4番1号

会社

個代 理 人 弁理士 鈴木 喜三郎

外1名

明細書

1. 発明の名称

情報処理装置

2. 待許請求の範囲

オペレーティングシステム(以下、 O S と称す) を内部記憶装置にローディングして起動させる情 相処理装置において、前記 O S が起動する時に、 既存のフートプログラムが前記 O S をローディシ グするためのプートプログラムでないときは、前 記 O S をローディングするためのプートプログラ ムに置き換える手段を備えていることを特徴とす る情報処理装置。

3. 発明の詳細な説明

[産業上の利用分野]

本発明は情観処理装置における O S のローディング機構の拡張に関する。

[従来の技術]

第3図の [状態 C] は、従来の O S (A) 33 がプートプログラム B O O T (A) 32によって、外部記憶装置から内部記憶装置 F R E E R A M 30にローディングされた後のメモリ状態遷移囚である。

第3図の【状態A】、【状態B】、【状態C】において、従来の情報処理装置のOS(A)33の起動方式は、OS(A)33とブートア式は、OS(A)33とが共同して起動する方式があることを示している。またOS(A)33上で動作することを示していまった。ソフトでもある。このですっていないである。このOSに対しているのかがローディングの方式がある。このOSに対しているのかがローディングの大きるののSを例えばOS(A)33とする。「発明が解決しようとする課題】

### 特開平3-294923(2)

しかし、前述の従来技術では情報処理装置の起動時にはOSをブートプログラムによって、外部記憶装置から内部記憶装置にすでに定められている分だけ一度にローディングする。その定められた大きさを越えたOSの場合、OSの一部しかローディングすることができなく、システムが起動できないという問題点を有する。そこで本発明はこのような問題点を解決するもので、その目りとするところはOSのローディングに関して、柔軟性に富み、効率的な機構を提供するところにある。[課題を解決するための手段]

本発明は、オペレーティングシスム (OS) を内部記憶装置にローディングして起動させる情報処理装置において、前記 OSが起動する時に、既存のプートプログラムが前記 OSをローディングするためのプートプログラムでないときは、前記 OSをローディングするためのプートプログラムに匿き換える手段を備えていることを特徴とする。
[作用]

本発明の上記の構成によれば、OSを外部記憶

装置から内部記憶装置にローディングする場合、 OSの大きさに関係なく、OSが内蔵するプート プログラムによって、OSをすべてローディング することが可能となる。

### [実施例]

第1図は、プートプログラムBOOT(A)1 2が基本人出力システムBIOS(A)11によって、外部記憶装置から内部記憶装置FREE RAM10にローディングされた後のメモリ状態 運移図である。

第2図は本発明のフローチャートである。 次に 本発明を第1図のメモリ状態遷移図及び第2図の フローチャートに基づいて説明する。

第1回の【状態1】は初期のメモリ状態である。 【状態2】はリセット直後、基本入出力システム BIOS(A)11によって、ブートプログラム BOOT(A)12を外部記憶装置から内部記憶 装置FREE RAM10にローディングした状態である。

このプートプログラムBOOT (A) 12が正

しくローディングされると、 制御が基本人出力システムBIOS (A) 11からプートプログラム BOOT (A) 12に移る。

プートプログラムBOOT (A) 12がOSをロードするが、BOOT (A) の能力不足のためにOSのすべてがロードできず、不足分を生ずる。これをOS(b) 14とすると、第1図の[状態3]は、OS(b) 14を外部記憶装置から内部記憶装置10ヘローディングした状態であり、オペレーティングシステムのすべてをロードできずに不足分16が生じていることを示している。その後、制御はプートプログラムBOOT (A) 12からOS(b) 14に移る。

第2図によると、BIOS(A)11によって BOOT(A)12をFREE RAM10にロードして制御をBOOT(A)に渡す(21)。 BOOT(A)によってOSをFREE RAM 10にロードする(22)。

OSがプートプログラムBOOT (A) 12の 先頭にあるアイデンティティIDをチェックして、 自分のプートプログラムBOOT (B) 13 ごあるかどうかを判定する (23).

〈YESの場合〉このプートプログラムがOS (B) 15専用のプートプログラムBOOT (B) 13であれば、OS (B) 15はだったれている 周辺装置の状態を把握し、それにあわせて初期化 を行う(25)。

<NOの場合>第1図の [状態4] にも示すとおり、このプートプログラムがOS(B) 15専用のプートプログラムBOOT(B) 13でなければ、自分のシステムに内蔵したプートプログラムBOOT(B) 13を内部記憶装置10ヘローディングする(24)。

その後、 制御は O S ( b ) 1 4 から O S 専用のプートプログラム B O O T ( B ) 1 3 へ移る。

第1図の [状態5] にも示すとおり、専用アートプログラムBOOT (B) 13が外部記憶装置から、これまでよりも大容量の自分のOS (B) 15を内部記憶装置10にローディングすることができる。 制御はまたプートプログラムBOOT

## 特開平3~294923 (3)

(B) 13からOS(B) 15に移る。その時、OS(B) 15はプートプログラムBOOT(B) 13のアイデンティティ! Dをチェックして(23)、自分のプートプログラムBOOT(B) 13と判定して、初期化を行う(25)。上記の動作によって、OS(B) 15が正しく起動することができる。

### [発明の効果]

以上述べたような発明によれば、プートプログラムを予めOSに内蔵することにより、OSの大きさに関係なく、プートプログラムが正しくOSを外部記憶装置から内部記憶装置にローディングし、起動できるという効果を有する。

### 4. 図面の簡単な説明

第1回は、本発明によるOSがアートプログラムによって外部記憶装置から内部記憶装置にローディングされた後のメモリ状態逐移図である。 第2回は本発明のフローチャートである。 第3回は、従来のOSがアートプログラムによっ て、外部記憶装置から内部記憶装置にローディングされた後のメモリ状態遷移図である。

1 1 · · · B I O S (A)

1 2 · · · B O O T (A)

1 3 · · · B O O T (B)

1 4 · · · O S (b)

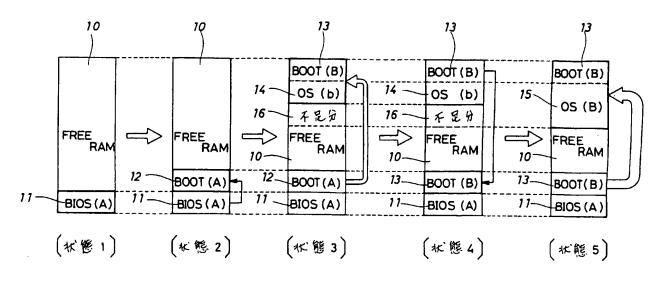
1 5 · · · O S (B)

3 1 · · · B I O S (A)

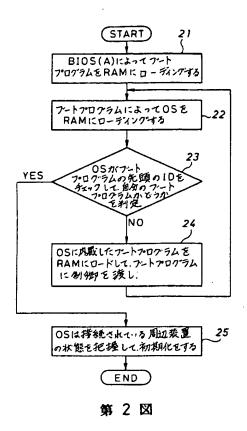
32 · · · B O O T (A)
33 · · · O S (A)

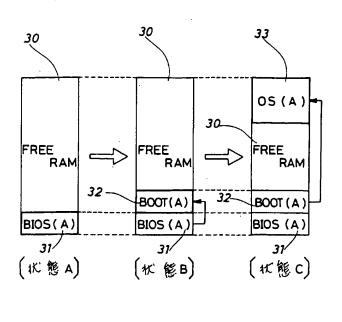
以上

出願人 セイコーエブソン株式会社 代理人 弁理士 鈴木客三郎 他一名



第 1 図





第 3 図